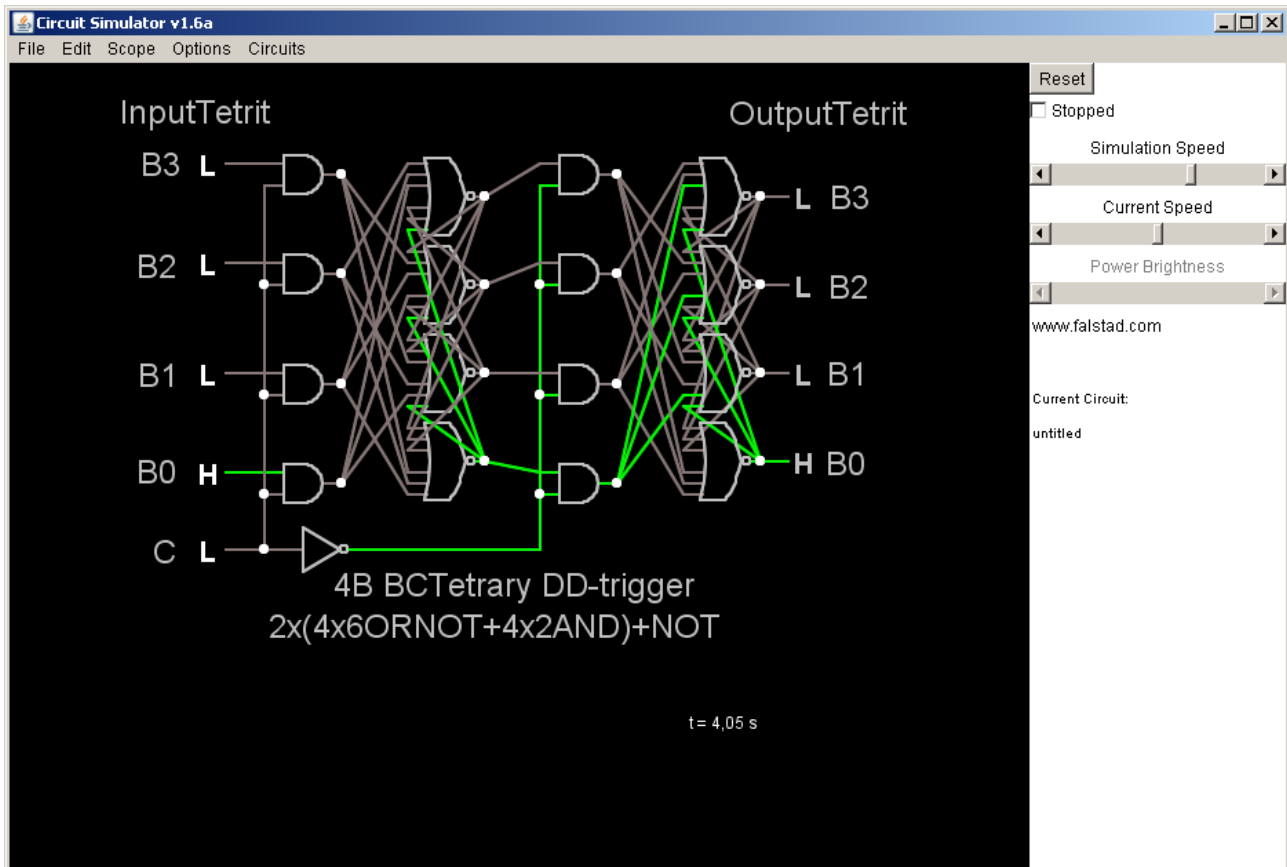


Четверичный четырёхбитный (4B BC Tetrary) двухступенчатый D-триггер $2 \times (4 \times 6 \text{ORNOT} + 4 \times 2 \text{AND}) + \text{NOT}$



Снимок модели четверичного четырёхбитного (4B BC Tetrary) двухступенчатого D-триггера $2 \times (4 \times 6 \text{ORNOT} + 4 \times 2 \text{AND}) + \text{NOT}$ в логическом симуляторе Circuit Simulator v1.6a.

Код модели четверичного четырёхбитного (4B BC Tetrary) двухступенчатого D-триггера $2 \times (4 \times 6 \text{ORNOT} + 4 \times 2 \text{AND}) + \text{NOT}$ в логическом симуляторе Circuit Simulator v1.6a:

<http://andserkul.narod.ru/4BBCetraDDtrig-2x-4x6ORNOT4x2AND-NOT-.txt>