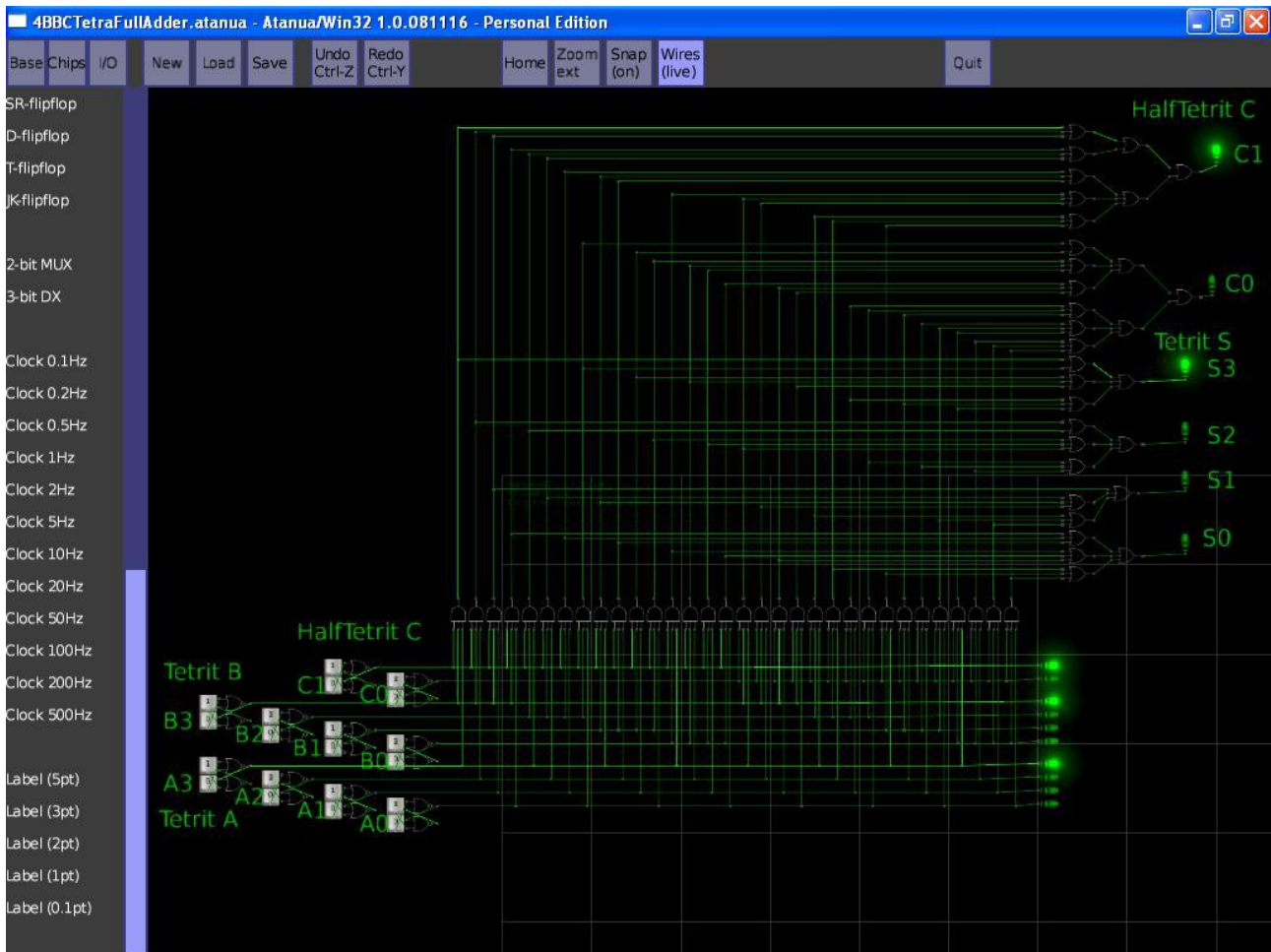


# Четверичный четырёхбитный (4В BC Tetra) полный сумматор



Снимок модели четверичного четырёхбитного (4Bit BinaryCodedTetry, 4В BC Tetra) полного сумматора в симуляторе логических схем Atanua/Win32 1.0.081116 - Personal Edition.