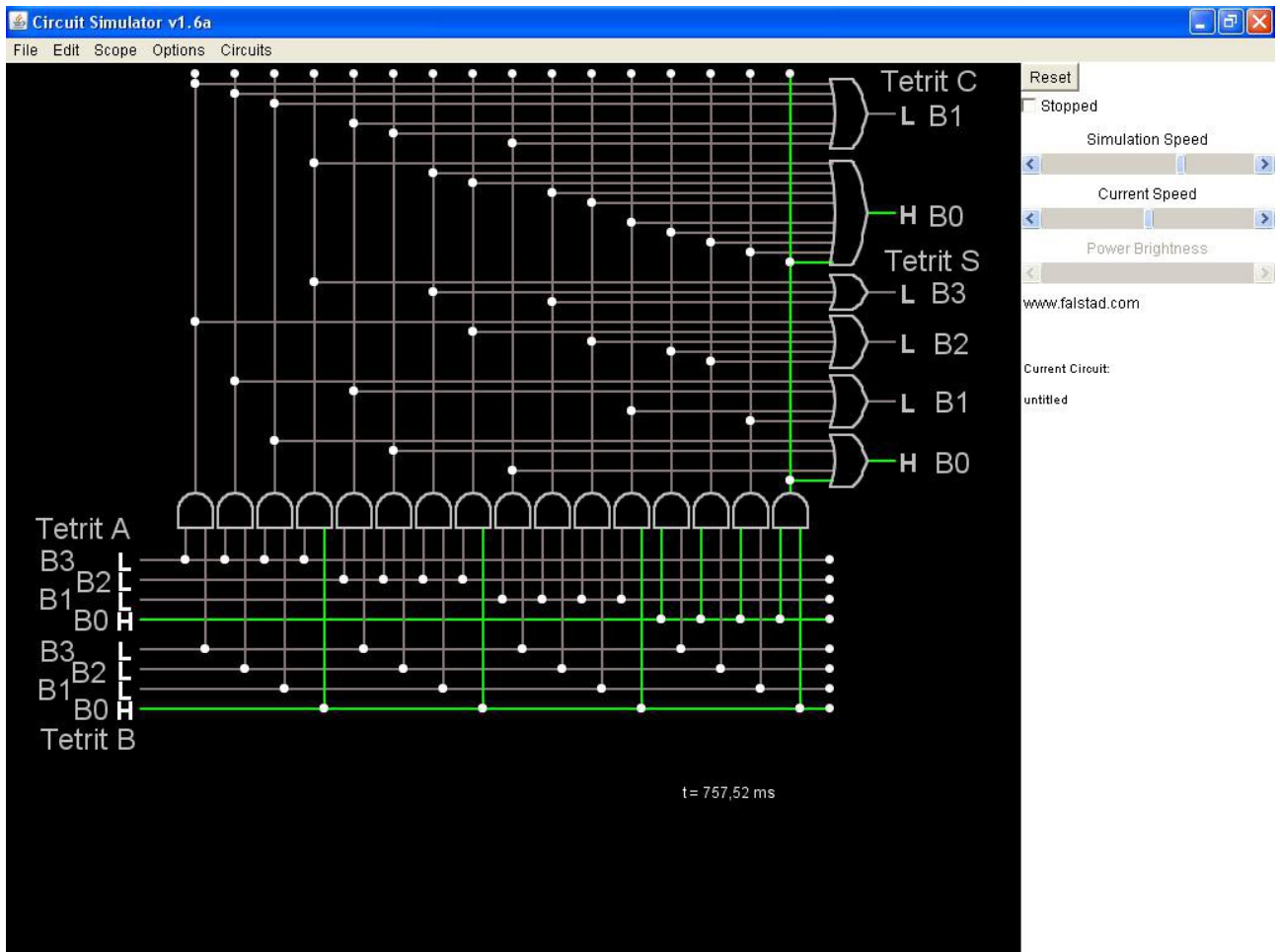


Четверичный четырёхбитный (4В BC Tetra) полусумматор



Снимок модели четверичного четырёхбитного (4Bit BinaryCodedTetry, 4В BC Tetra) полусумматора в симуляторе электронных схем Circuit Simulator v1.6a.