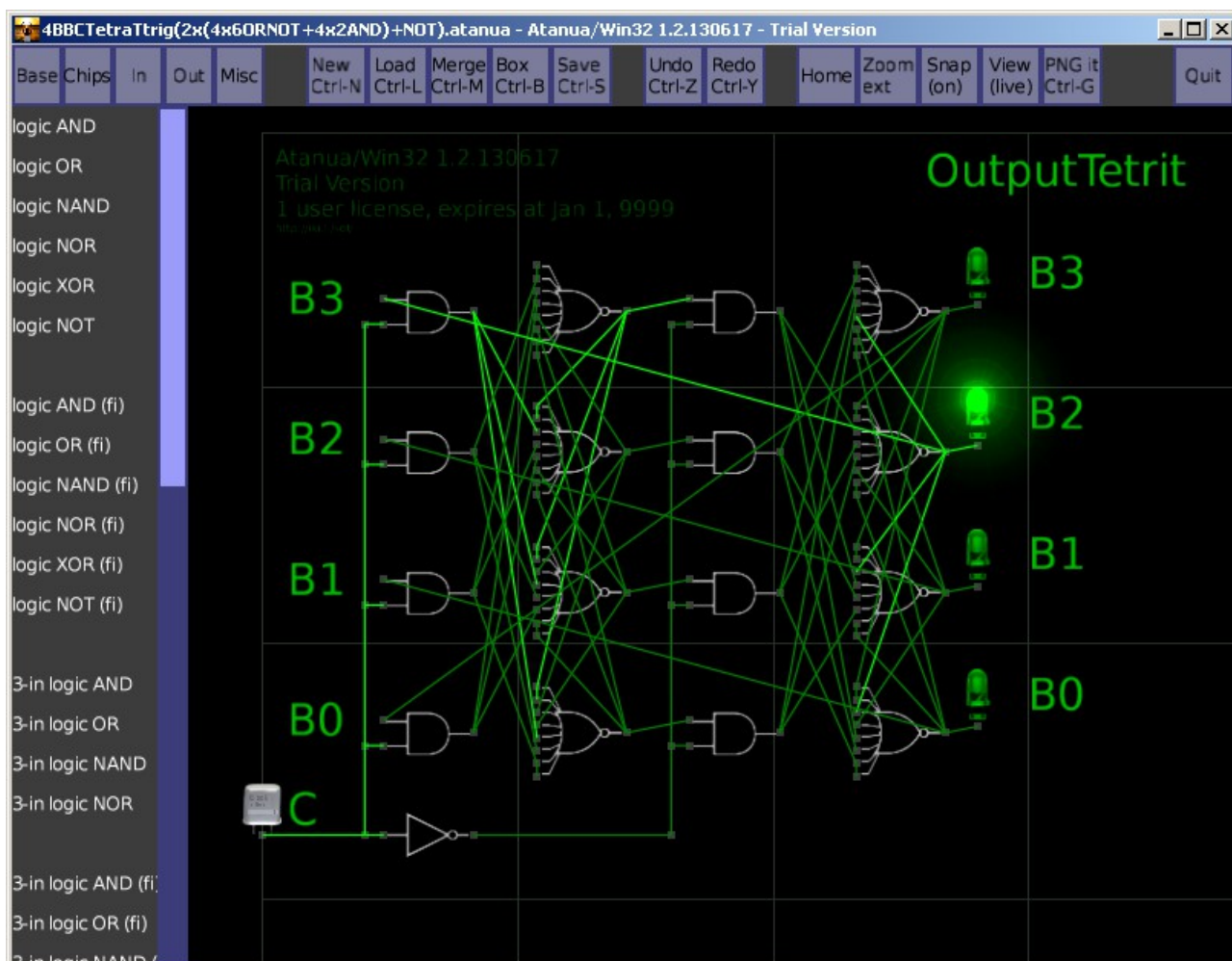


Четверичный четырёхбитный (4В ВСТетраы) двухступенчатый счётный триггер (Т-триггер) $2 \times (4 \times 6 \text{ORNOT} + 4 \times 2 \text{AND}) + \text{NOT}$



Снимок модели четверичного четырёхбитного (4В ВСТетраы) двухступенчатого счётного триггера (Т-триггера) $2 \times (4 \times 6 \text{ORNOT} + 4 \times 2 \text{AND}) + \text{NOT}$ в логическом симуляторе Atanua/Win32 1.2.130617 - Trial Version.

Код модели четверичного четырёхбитного (4В ВСТетраы) двухступенчатого счётного триггера (Т-триггера) $2 \times (4 \times 6 \text{ORNOT} + 4 \times 2 \text{AND}) + \text{NOT}$ в логическом симуляторе Atanua/Win32 1.2.130617 - Trial Version:

<http://andserkul.narod.ru/4BBCTetraTtrig-2x-4x6ORNOT4x2AND-NOT-atanua>