

Шестиричный шестибитный одноединичный 6S-триггер

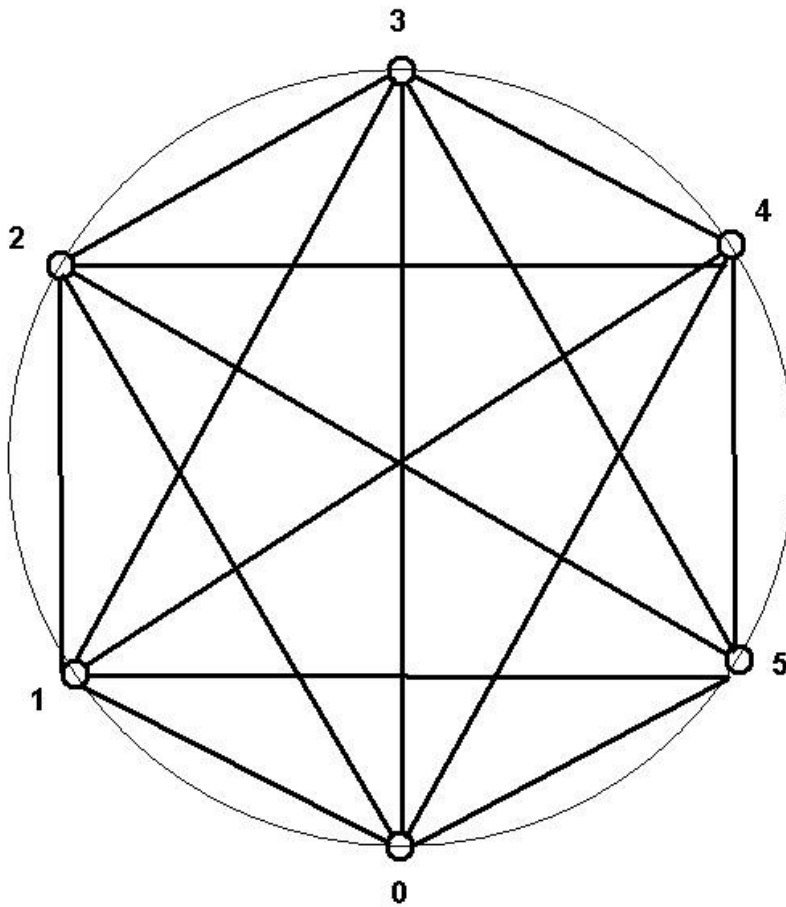


Рис.1. Граф состояний и переходов в шестиричном триггере.

Шестиричный триггер имеет шесть устойчивых состояний, возможность перехода (переключения, записи значения) из любого состояния в любое другое состояние без прохождения через промежуточные состояния и возможность считывания записанного в триггер значения (состояния).

Шестиричный шестибитный одноединичный (UnoUnary) 6S-триггер (6Set-триггер, S0S1S2S3S4S5-триггер, Set0Set1Set2Set3Set4Set5-триггер) является шестиричным подобием двоичного RS-триггера (2S-триггера, 2Set-триггера, Set0Set1-триггера) и, в зависимости от применённых логических элементов, nИЛИ-НЕ (n-in NOR, NORn) или nИ-НЕ (n-in NAND, NANDn), может быть построен для работы или в шестиричной шестибитной одноединичной кодировке гекситов (6B BCH UU, 6-Bit BinaryCodedHexa UnoUnary) или для работы в шестиричной шестибитной инверсноодноединичной кодировке гекситов (6B BCH IUU, 6-Bit BinaryCodedHexa InvertedUnoUnary).

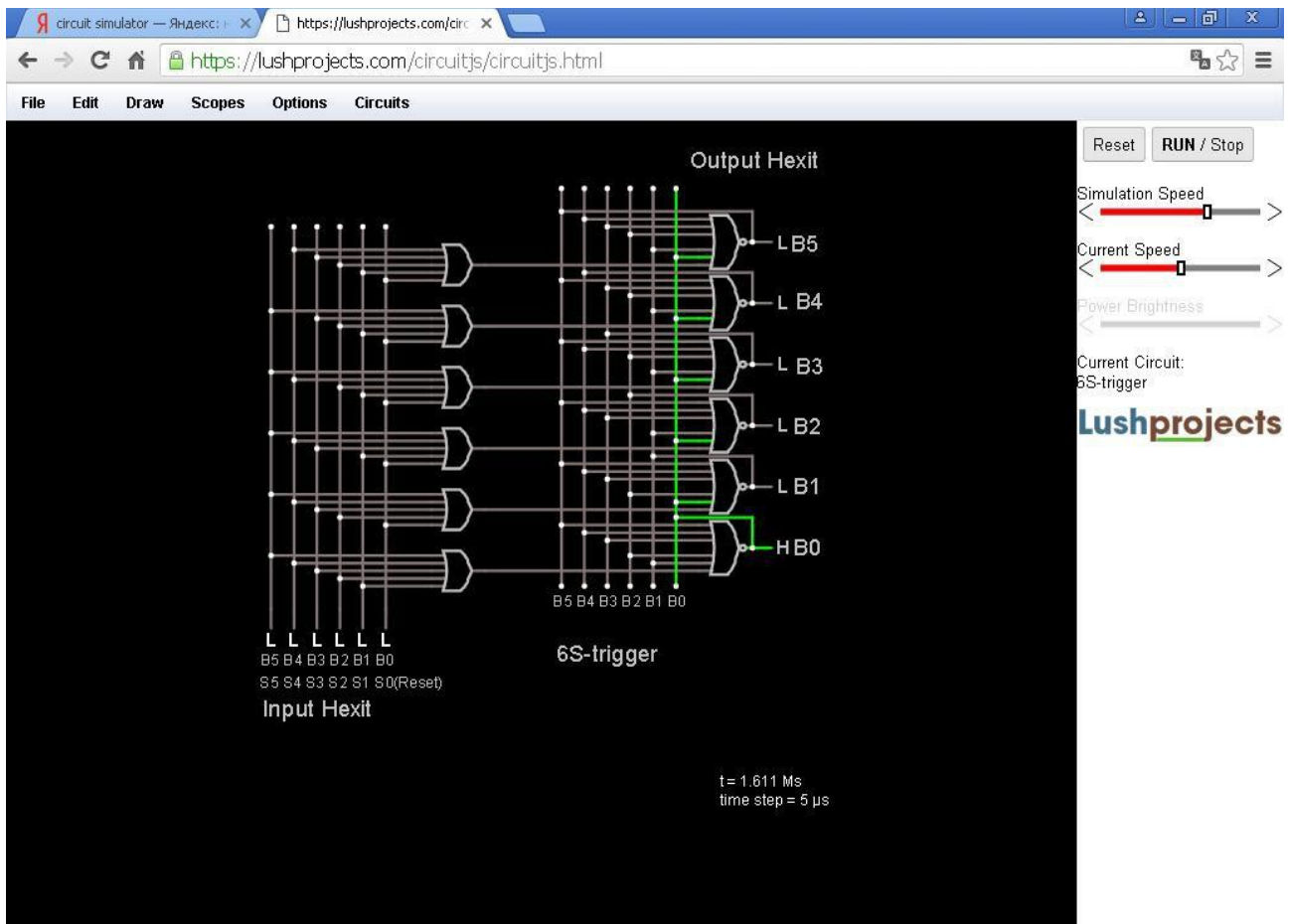


Рис.2. Снимок модели шестиричного шестибитного одноединичного 6S-триггера (6Set-триггера, S0S1S2S3S4S5-триггера, Set0Set1Set2Set3Set4Set5-триггера) в онлайн HTML5-версии симулятора электронных схем Circuit Simulator.

Код модели:

<http://andserkul.narod.ru/6S-trigger.noext>

Андрей Куликов, Россия-Русь, Москва, Царицыно, версия 2019.09.06.