

Сумматор Когге-Стоуна, 32-х битный

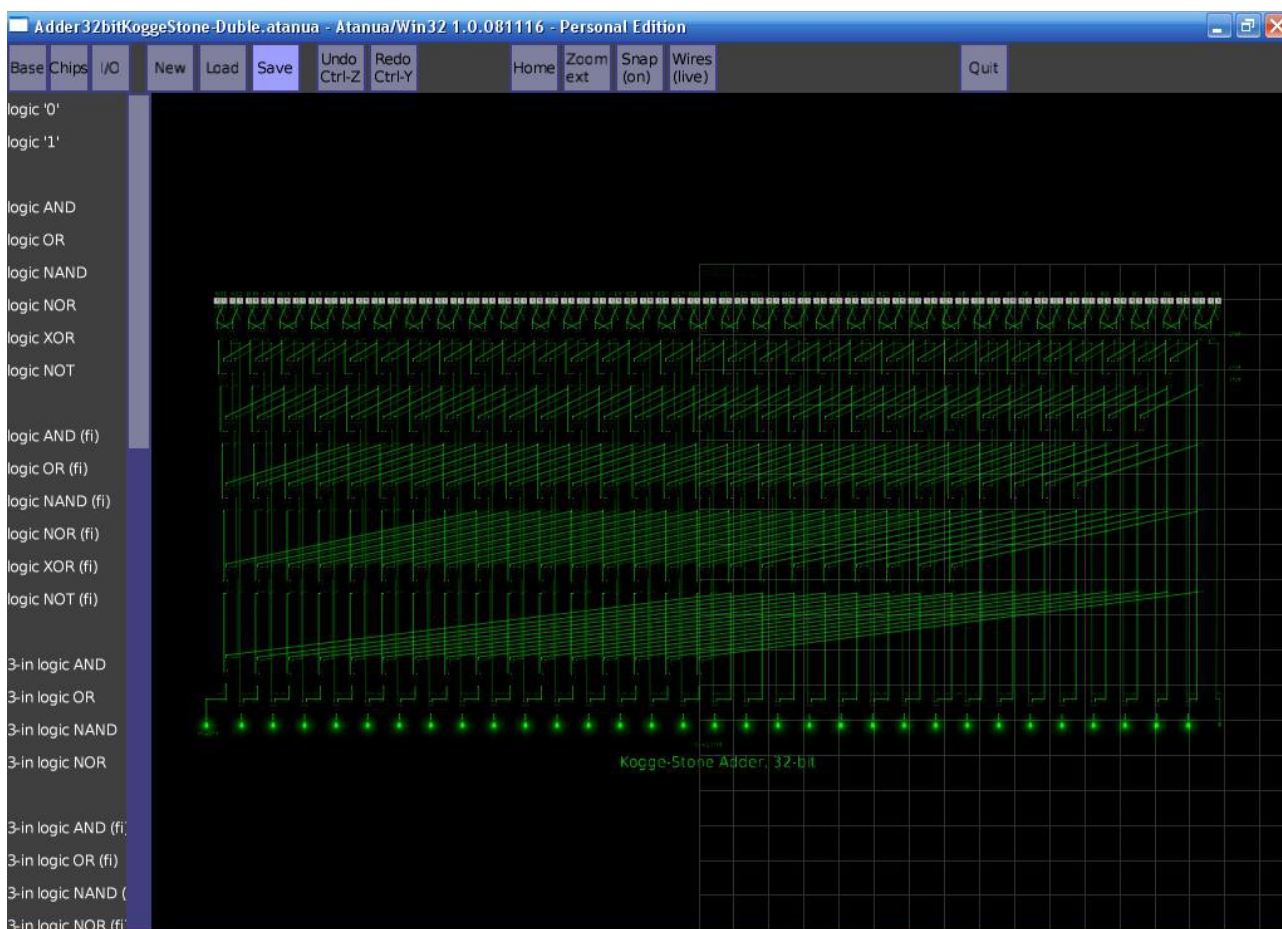


Рис.1. Снимок модели 32-х битного (двухбайтного, 4 294 967 296-тиричного, 4G-ричного) сумматора Когге-Стоуна в логическом симуляторе [Atanua/Win32 1.0.081116 - Personal Edition](http://atanua.com/Win32/1.0.081116-Personal-Edition).

Код модели 32-х битного (двухбайтного, 4 294 967 296-тиричного, 4G-ричного) сумматора Когге-Стоуна в логическом симуляторе Atanua/Win32: <http://andserkul.narod.ru/Adder32bitKoggeStone.atanua>

Так как сумматоры Когге-Стоуна и ему подобные строятся не трёхаргументными (трёхоперандными) блоками с единицей переноса на входе и с последовательным соединением блоков, а целиком двухаргументными (двухоперандными), то в них исчезают понятия «полусумматор» и «полный сумматор», но сохраняются понятия «двухаргументный» и «трёхаргументный» (с единицей переноса на входе), причём «трёхаргументные» (с единицей переноса на входе) теоретически возможны, но практически в них нет почти никакой нужды.

Литература:

1. [Kogge-Stone adder. Wikipedia.](https://en.wikipedia.org/wiki/Kogge-Stone_adder)
2. [How to add numbers \(part 2\). Robey. 14 Nov 2012.](#)
3. [ClassECE6332Fall12Group-Fault-Tolerant Reconfigurable PPA. Venividiki.](#)

4. [A design of Kogge-Stone Adder 8-bit. Bharatu's tutorial.](#)

Куликов А.С., Россия-Русь, Москва, Царицыно, версия 2021.09.09.