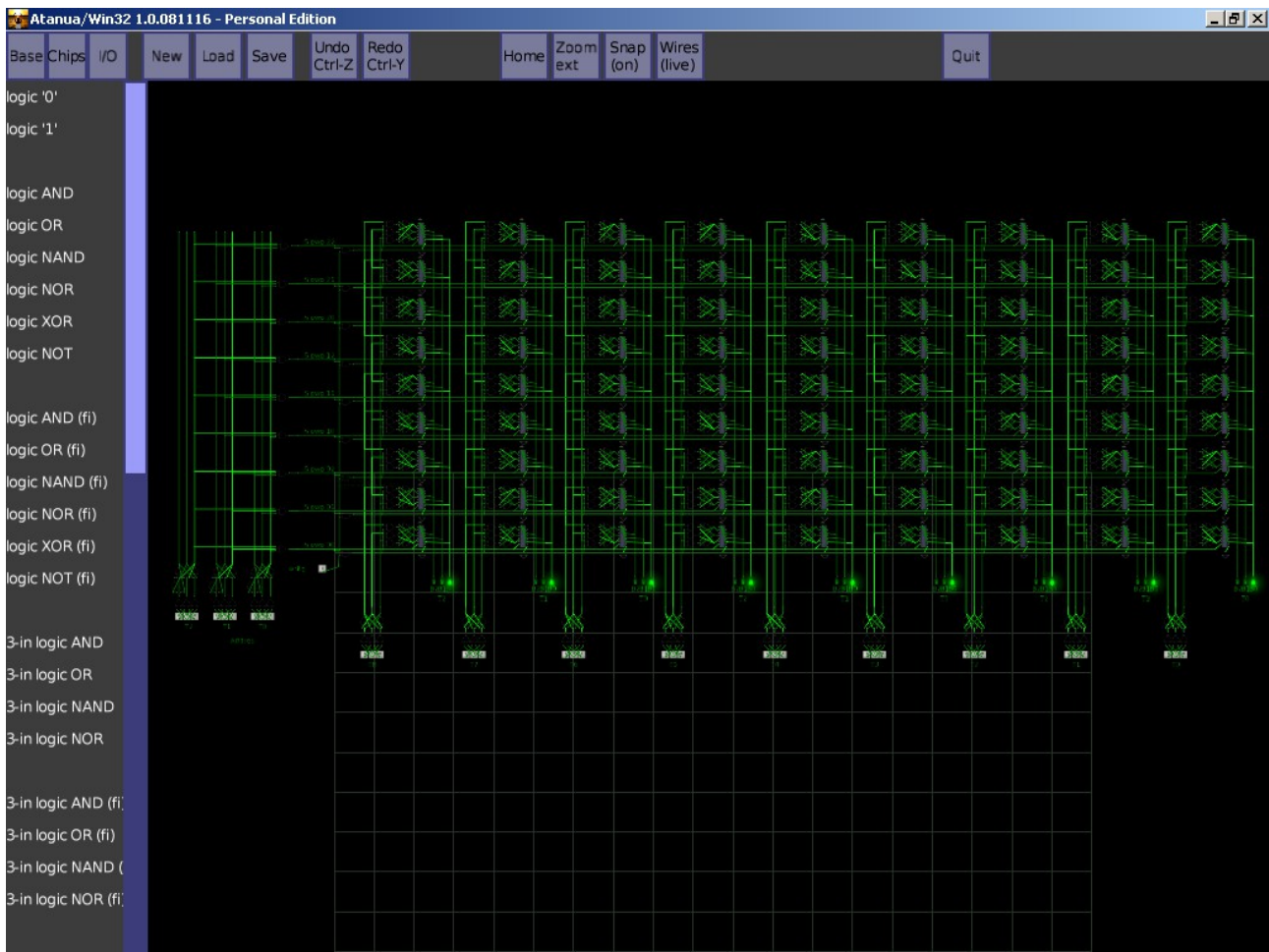


Модуль троичной трёхбитной (3В ВСТ) SRAM 9x9T=81 Трит с отдельными шинами записи и чтения



Снимок модели модуля троичной трёхбитной (3В ВСТ) SRAM 9x9T=81 Трит с отдельными шинами записи и чтения в логическом симуляторе Atanua/Win32 1.0.081116 - Personal Edition.

Код модели модуля троичной трёхбитной (3В ВСТ) SRAM 9x9T=81 Трит с отдельными шинами записи и чтения в логическом симуляторе Atanua/Win32 1.0.081116 - Personal Edition:

<http://andserkul.narod.ru/TSRAM9x9T.atanua>

Ёмкость разработанной модели модуля троичной трёхбитной (3В ВСТ) SRAM на 17 Тритов превышает ёмкость модуля троичной 64-терт SRAM, модель которого разработали Daniel Chillet, Ekue Kinvi-Boh, Olivier Sentieys

<http://web.archive.org/web/20060514100747/http://www.inria.fr/rapportsactivite/RA2004/r2d22004/uid51.html> Multiple-Valued Logic architectures and circuits, а микросхему сделали в Catholic University of Louvain-La-Neuve (UCL) (Франция) в 2004 г.