

Троичный неинвертирующий АЦП последовательного приближения на инвертирующем сумматоре-умножителе на 3, 3-х тритный, биполярный, 15-ти вольтный

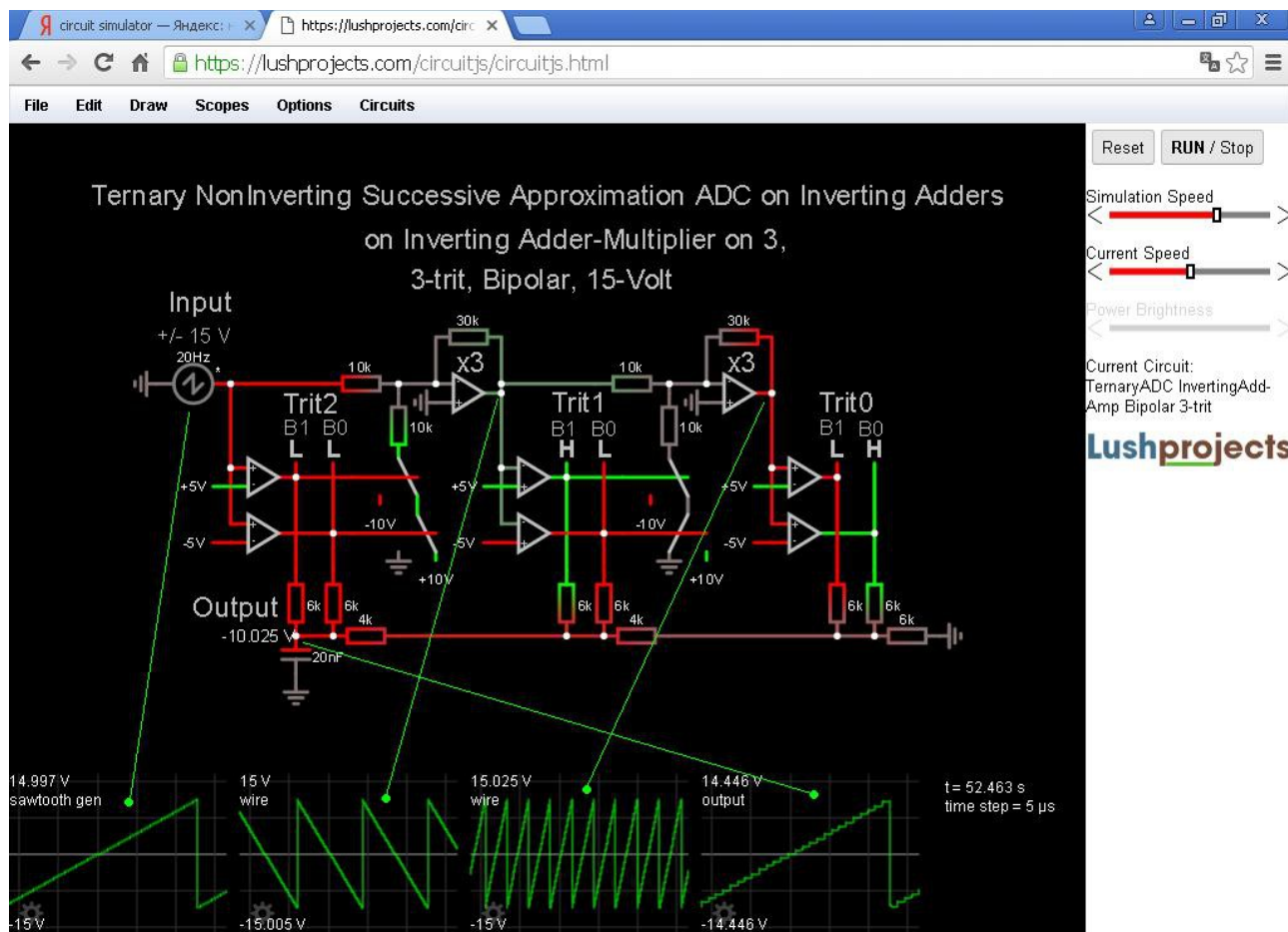


Рис.1. Снимок модели троичного неинвертирующего АЦП последовательного приближения на инвертирующем сумматоре-умножителе на 3, 3-х тритного, биполярного, 15-ти вольтного, в онлайн HTML5-версии симулятора электронных схем Circuit Simulator.

Включить Circuit Simulator с моделью: <http://tinyurl.com/y5t8y9en>

Скачать код модели в Circuit Simulator:

http://andserkul.narod.ru/TernaryADC_Inverting-Add-Amp_Bipolar_3-trit.pdf

Результат преобразования получается в одной из разновидностей двухуровневого двухбитного («двухпроводного») двоичнокодированного троичного кода (2-Level 2-Bit BinaryCodedTernary Thermometric, 2L 2B BCT T, 2B BCT T), в котором (00,01,11)=(0,1,2).

Результат преобразования хорошо сопрягается с двоичными контроллерами и с двоичными компьютерами. В один байт пакуются 4 двухбитных трита ($3^4=81$ уровень), а в два байта пакуются 8 двухбитных тритов ($3^8=6561$ уровень).

Куликов А.С., Россия-Русь, Москва, Царицыно, 2019.08.11.