



Куликов А.С.

Троичный Фибоначчи-ЦАП на 2-х резисторных матрицах токов 3R-4R(6R), биполярный, с двумя источниками напряжения, 3-х тритный

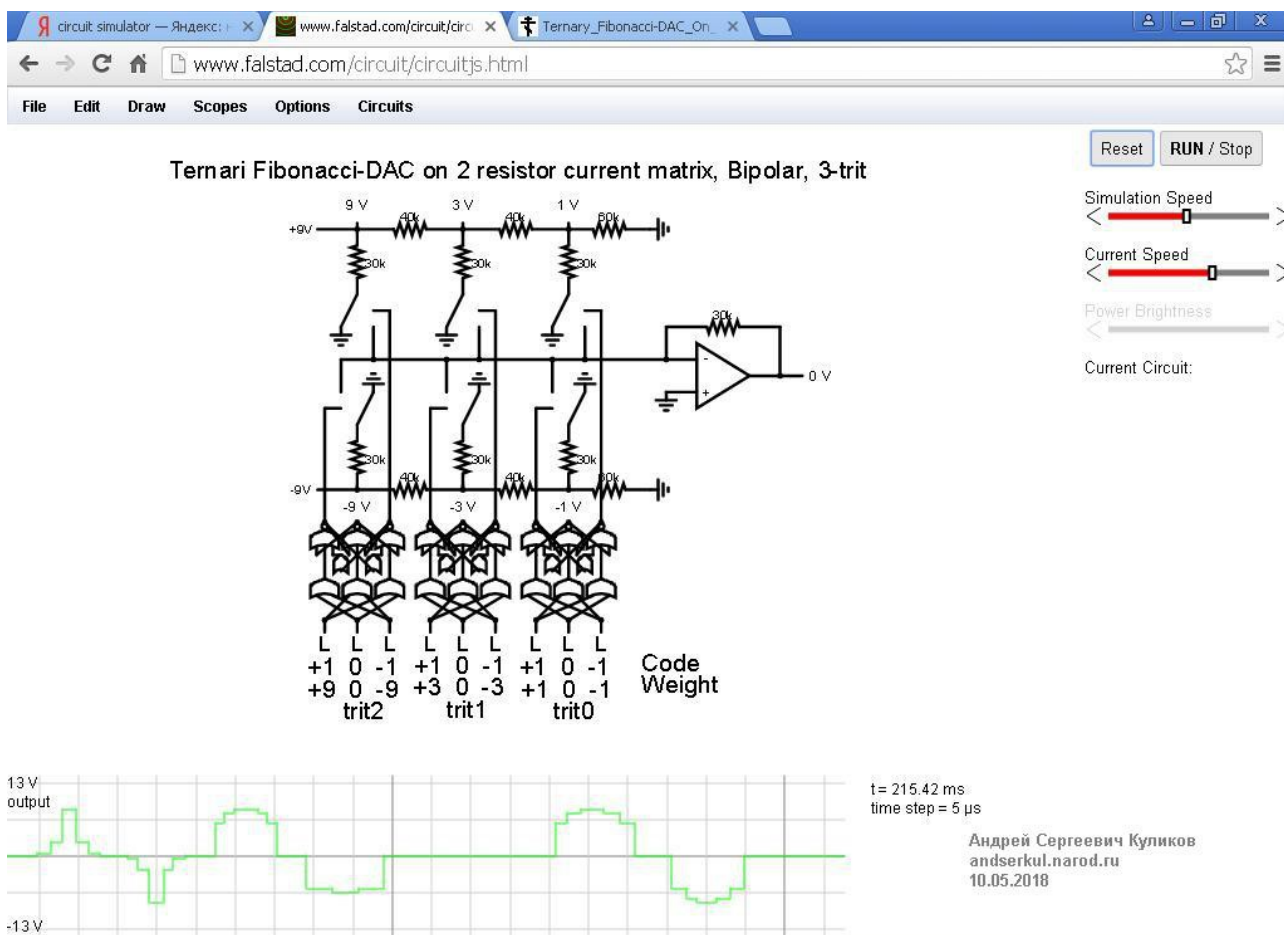


Рис. 1. Снимок модели троичного Фибоначчи-ЦАП на 2-х резисторных матрицах токов, биполярного, с двумя источниками напряжения, 3-х тритного, в [онлайн HTML5-версии симулятора электронных схем Circuit Simulator](#).

Скачать: [Код модели троичного Фибоначчи-ЦАП на 2-х резисторных матрицах токов, биполярного, с двумя источниками напряжения, 3-х тритного, в онлайн HTML5-версии симулятора электронных схем Circuit Simulator в виде файла без расширения.](#)

Троичные трёхбитные S0S1S2-триггеры (троичные подобия двоичных RS-триггеров) служат для ввода тритов и к схеме собственно ЦАП не относятся.

ЦАП безопасен от к.з. при случайном включении двух ключей.

Динамический диапазон: $U_{\max}/U_{\text{мзр}}=27\text{В}/1\text{В}=27$ (28,6...дБ).

Литература:

1. [ANALOG DEVICES TUTORIAL MT-013 Evaluating High Speed DAC Performance by Walt Kester.](#)
2. [ANALOG DEVICES TUTORIAL MT-014 Basic DAC Architectures I: String DACs and Thermometer \(Fully Decoded\) DACs by Walt Kester.](#)
3. [ANALOG DEVICES TUTORIAL MT-015 Basic DAC Architectures II: Binary DACs by Walt Kester.](#)
4. [Онлайн HTML5-версия симулятора электронных схем Circuit Simulator Falstad'a P. \(USA\).](#)

Андрей Куликов, Россия-Русь, Москва, Царицыно, 12.05.2018.