

Куликов А.С.

## Троичный Фибоначчи-ЦАП на матрице напряжений 3R-4R(6R) со сдвоенными резисторами 3R (два по 6R параллельно), биполярный, 3-х тритный

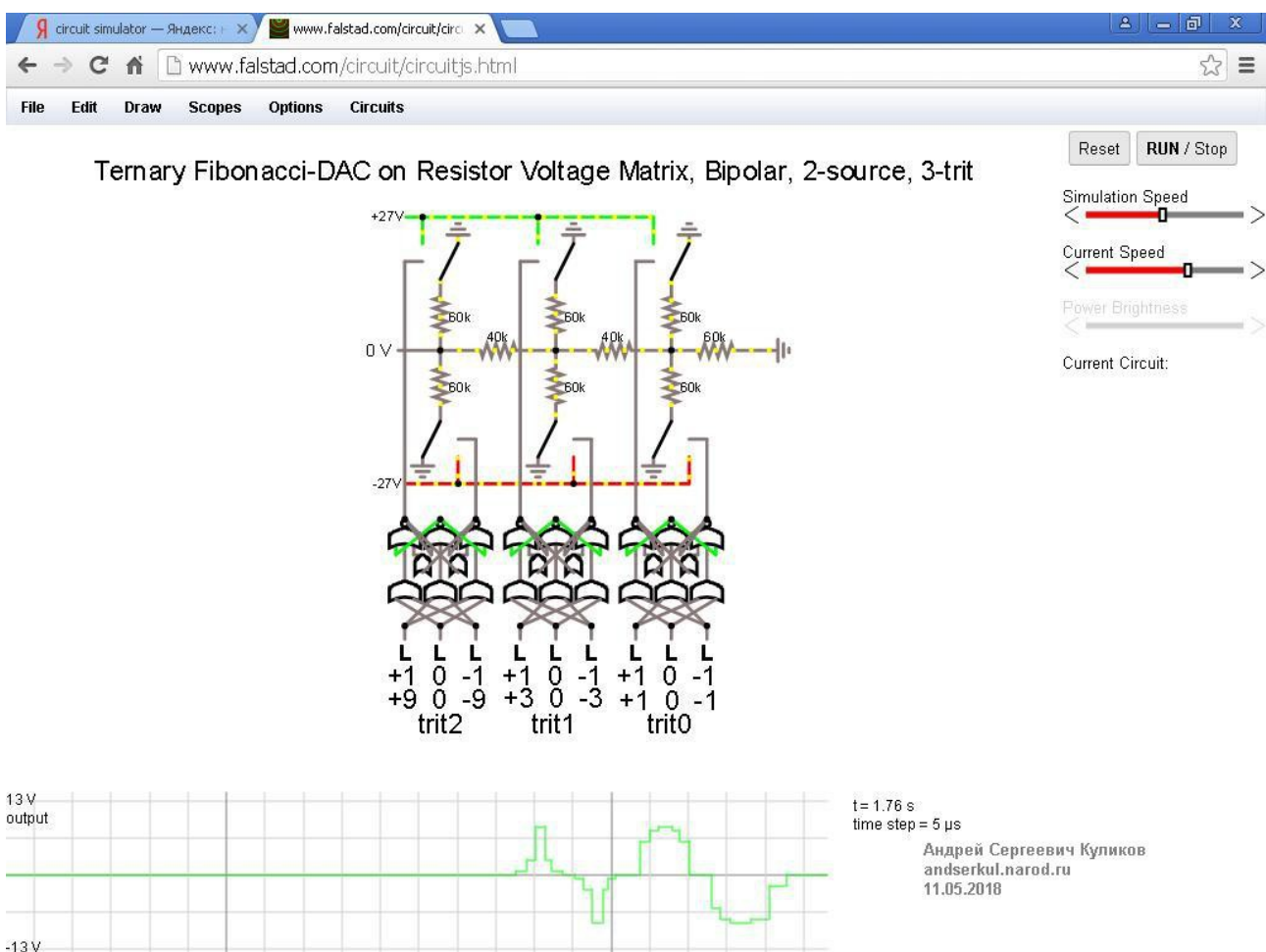


Рис. 1. Снимок модели троичного Фибоначчи-ЦАП на резисторной матрице напряжений 3R-4R(с терминатором 6R) со сдвоенными резисторами 3R (два по 6R параллельно), биполярного, 3-х тритного, в [онлайн HTML5-версии симулятора электронных схем Circuit Simulator](#).

Скачать: [Код модели троичного Фибоначчи-ЦАП на резисторной матрице напряжений 3R-4R\(6R\) со сдвоенными резисторами 3R, биполярного, с 2-мя источниками напряжения, 3-х тритного, в онлайн HTML5-версии симулятора электронных схем Circuit Simulator.](#)

Троичные S0S1S2-триггеры (троичные подобиия двоичных RS-триггеров) служат

для ввода тригов и частью схемы собственно ЦАП не являются.

Литература:

1. [ANALOG DEVICES TUTORIAL MT-013 Evaluating High Speed DAC Performance by Walt Kester by Walt Kester.](#)
2. [ANALOG DEVICES TUTORIAL MT-014 Basic DAC Architectures I: Binary DACs and Thermometer \(Fully Decoded\) DACs by Walt Kester.](#)
3. [ANALOG DEVICES TUTORIAL MT-015 Basic DAC Architectures II: Binary DACs by Walt Kester.](#)
4. [Онлайн HTML5-версия симулятора электронных схем Circuit Simulator P. Falstad'a \(USA\).](#)

Андрей Куликов, Россия-Русь, Москва, Царицыно, 11.05.2018.