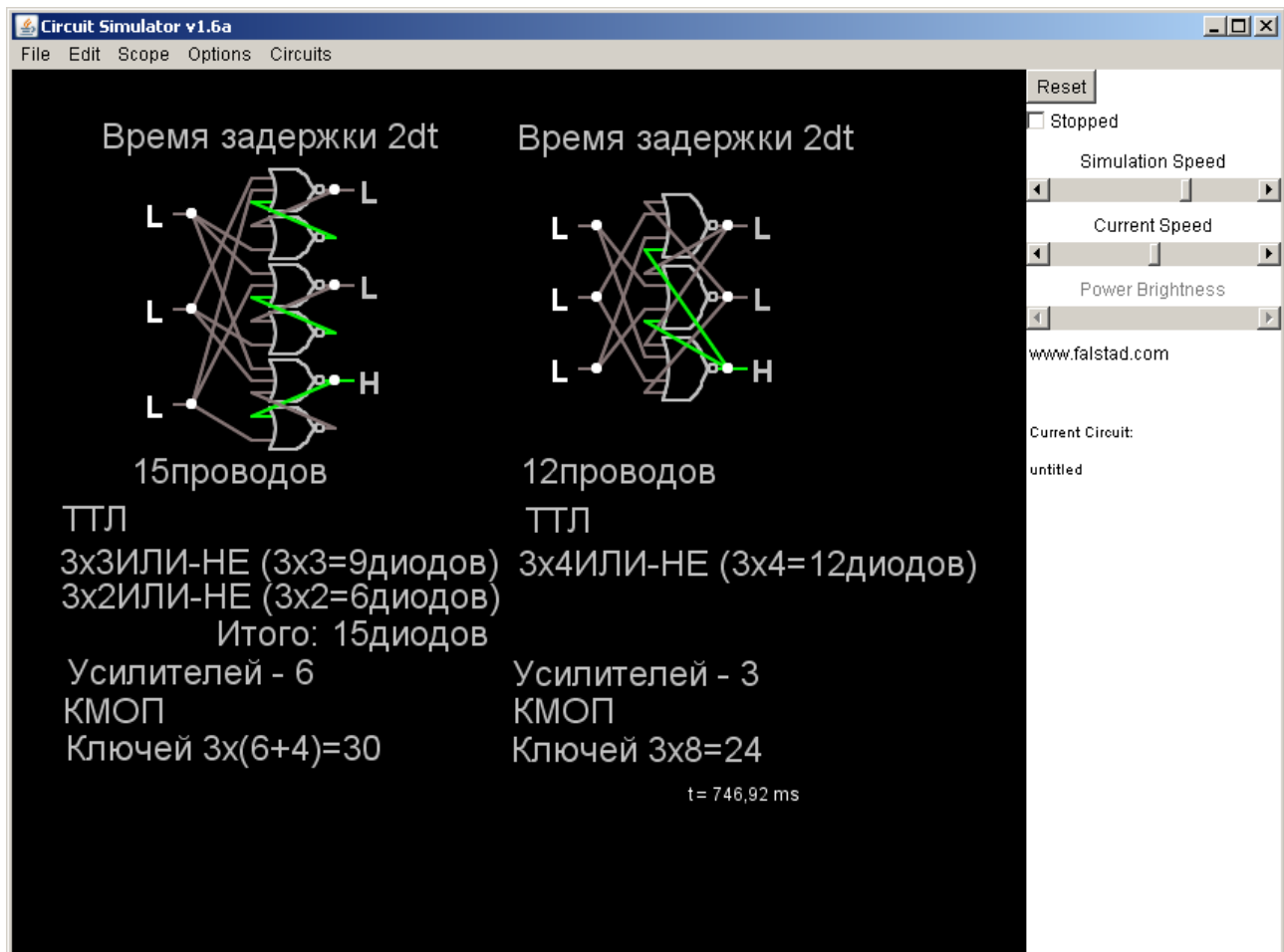


Экономичность трёхбитной системы троичных логических элементов (3В ВСТ) на примере задачи «Светофор»



Снимок моделей решения задачи «Светофор» средствами обычной двоичной логики (слева) и с использованием элементов и узлов трёхбитной системы троичных логических элементов 3В ВСТ (справа) в симуляторе электронных схем Circuit Simulator v1.6a.