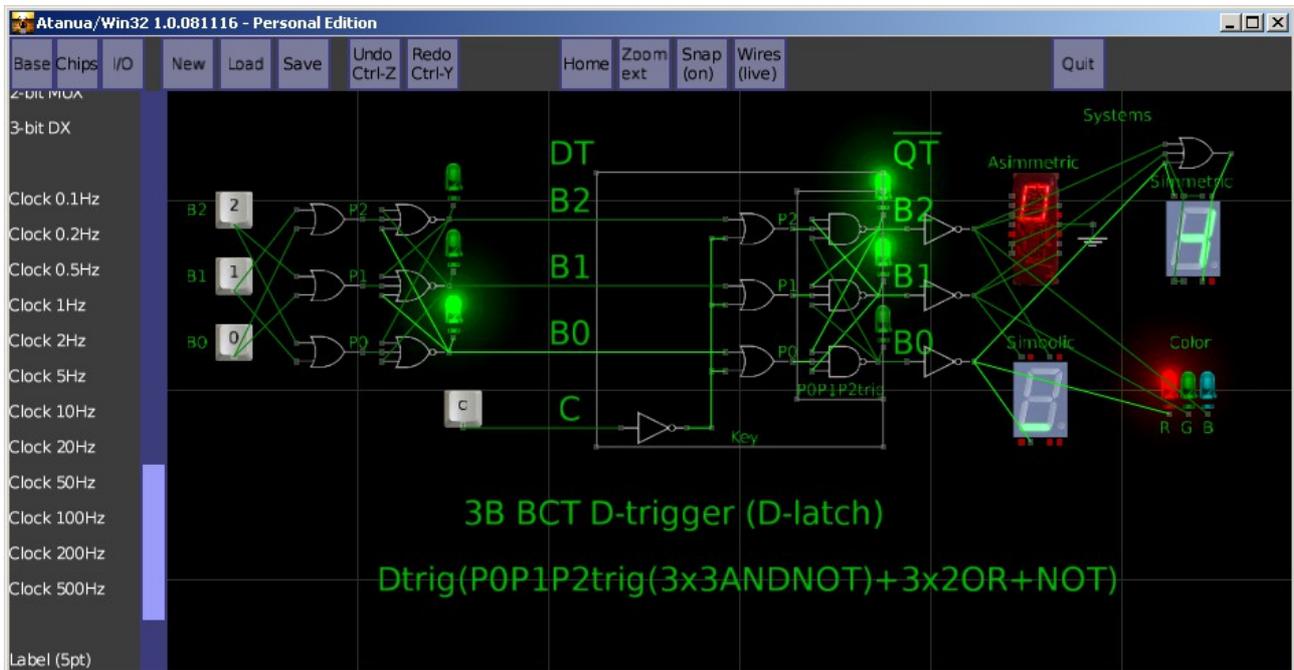


Троичный трёхбитный (3В ВСТ) одноступенчатый D-триггер (D-latch) $P0P1P2\text{trig}(3 \times 3\text{ANDNOT}) + 3 \times 2\text{OR} + \text{NOT}$



Снимок модели троичного трёхбитного (3В ВСТ) одноступенчатого D-триггера (D-latch) $P0P1P2\text{trig}(3 \times 3\text{ANDNOT}) + 3 \times 2\text{OR} + \text{NOT}$ в логическом симуляторе Atanua/Win32 1.0.081116 - Personal Edition.

Код модели троичного трёхбитного (3В ВСТ) одноступенчатого D-триггера (D-latch) $P0P1P2\text{trig}(3 \times 3\text{ANDNOT}) + 3 \times 2\text{OR} + \text{NOT}$ в логическом симуляторе Atanua/Win32 1.0.081116 - Personal Edition:

<http://andserkul.narod.ru/3BBCTDtrig-P0P1P2trig-3x3ANDNOT-3x2ORNOT.atanua>