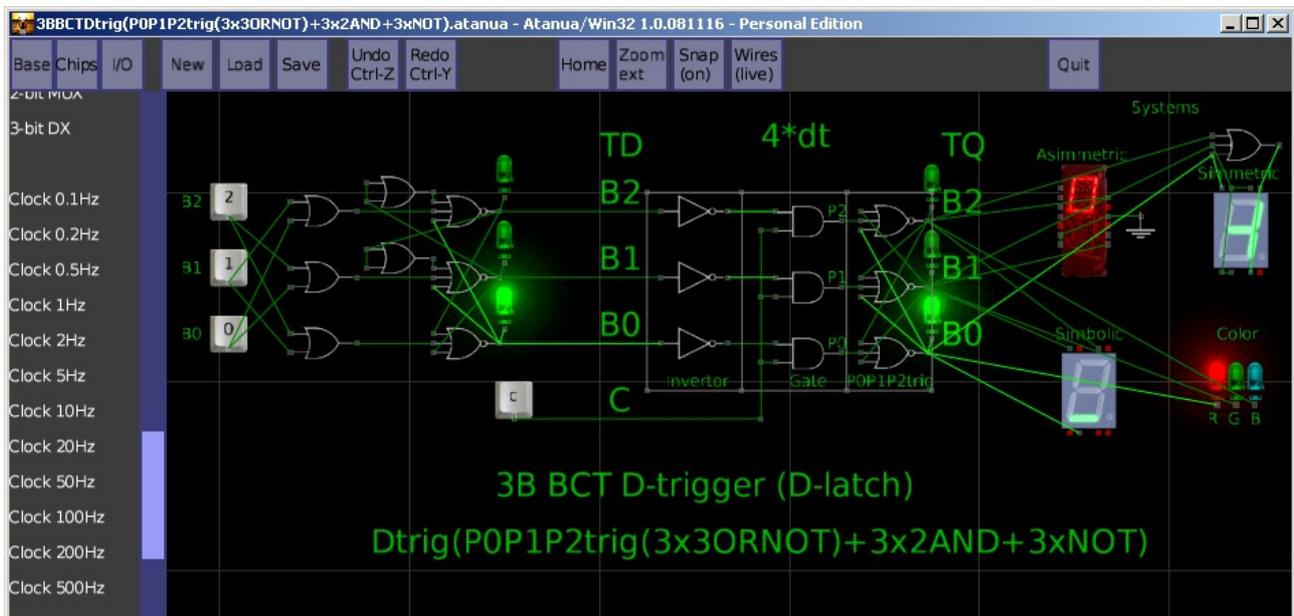


Троичный трёхбитный (3В ВСТ) одноступенчатый D-триггер (D-latch) P0P1P2trig(3x3ORNOT)+3x2AND+3xNOT



Снимок модели троичного трёхбитного (3В ВСТ) одноступенчатого D-триггера (D-latch) P0P1P2trig(3x3ORNOT)+3x2AND+3xNOT в логическом симуляторе Atanua/Win32 1.0.081116 - Personal Edition.

Код модели троичного трёхбитного (3В ВСТ) одноступенчатого D-триггера (D-latch) P0P1P2trig(3x3ORNOT)+3x2AND+3xNOT в логическом симуляторе Atanua/Win32 1.0.081116 - Personal Edition:

<http://andserkul.narod.ru/3BBCTDtrig-P0P1P2trig-3x3ORNOT-3x2AND3xNOT.atanua>