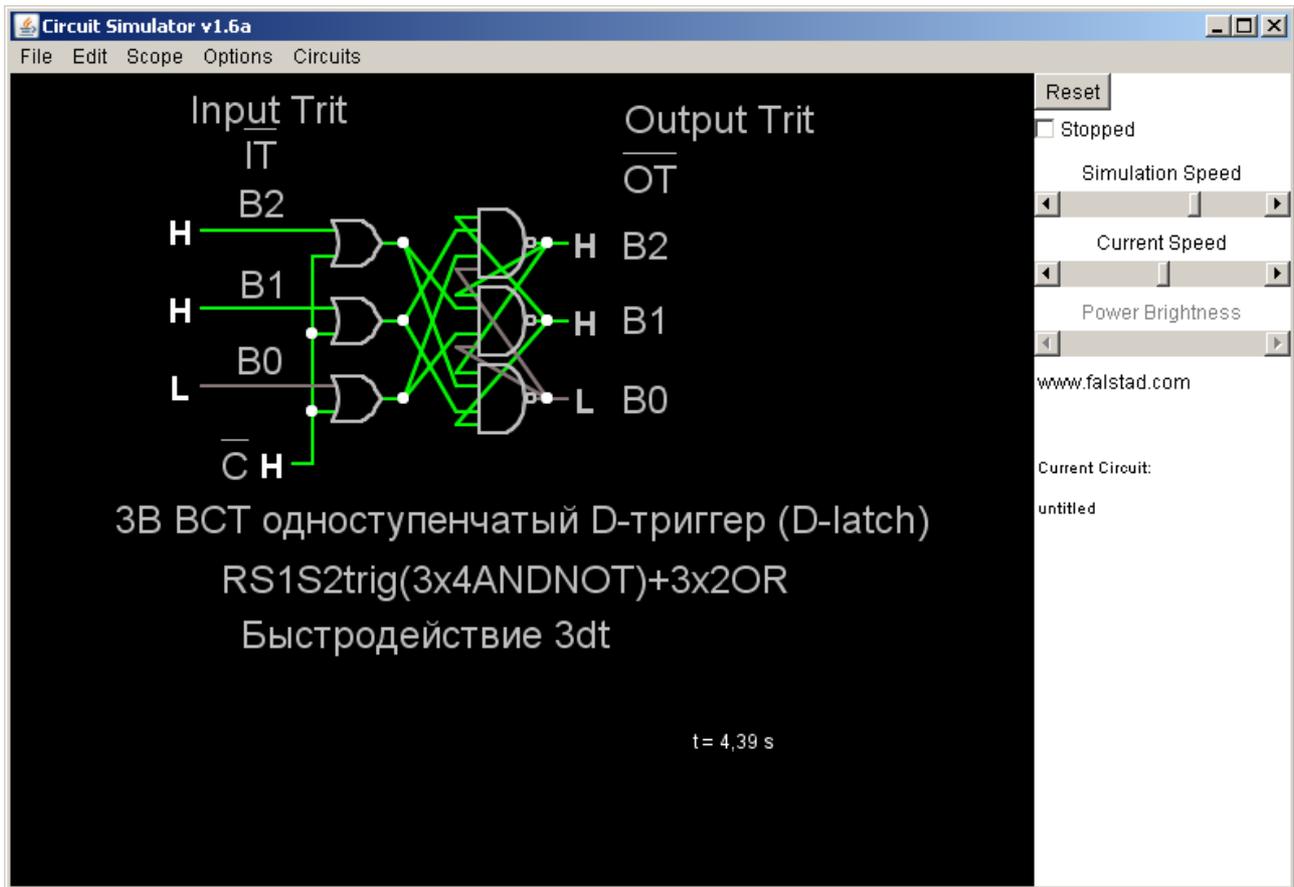


Троичный трёхбитный (3В ВСТ) одноступенчатый D-триггер (D-latch) RS1S2(3x4ANDNOT)+3x2OR



Снимок модели троичного трёхбитного (3В ВСТ) одноступенчатого D-триггера (D-latch) RS1S2trig(3x4ANDNOT)+3x2OR в симуляторе электронных схем Circuit Simulator v1.6a.

Код модели троичного трёхбитного (3В ВСТ) одноступенчатого D-триггера (D-latch) RS1S2trig(3x4ANDNOT)+3x2OR в симуляторе электронных схем Circuit Simulator v1.6a:

<http://andserkul.narod.ru/3BBCTDtrig-RS1S2trig-3x4ANDNOT-3x2OR-.TXT>