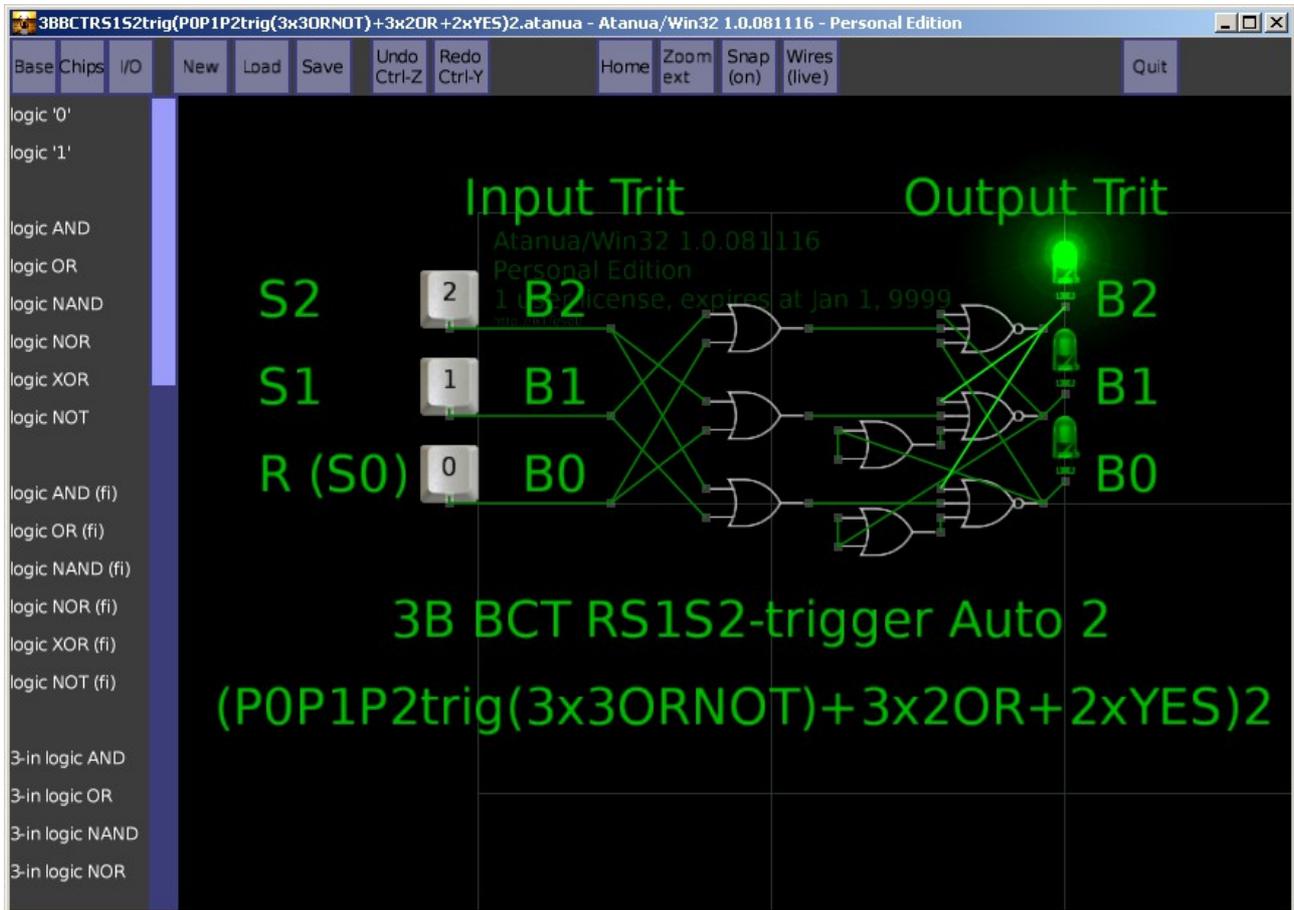


Троичный трёхбитный (3В ВСТ) RS1S2-триггер с автоматической установкой в 2 при включении (P0P1P2trig(3x3ORNOT)+3x2OR+2xYES)2



Снимок модели троичного трёхбитного (3В ВСТ) RS1S2-триггера с автоматической установкой в 2 при включении (P0P1P2trig(3x3ORNOT)+3x2OR+2xYES)2 в логическом симуляторе Atanua/Win32 1.0.081116 - Personal Edition.

Код модели троичного трёхбитного (3В ВСТ) RS1S2-триггера с автоматической установкой в 2 при включении (P0P1P2trig(3x3ORNOT)+3x2OR+2xYES)2 в логическом симуляторе Atanua/Win32 1.0.081116 - Personal Edition:

<http://andserkul.narod.ru/3BBCTRS1S2trig-P0P1P2trig-3x3ORNOT-3x2OR2xYES-2.atanua>