

А. С. Куликов

**Троичный 3-х битный счётный триггер (Т-триггер) на кольцевом регистре сдвига на трёх JK-триггерах с двумя инверсиями в кольце**

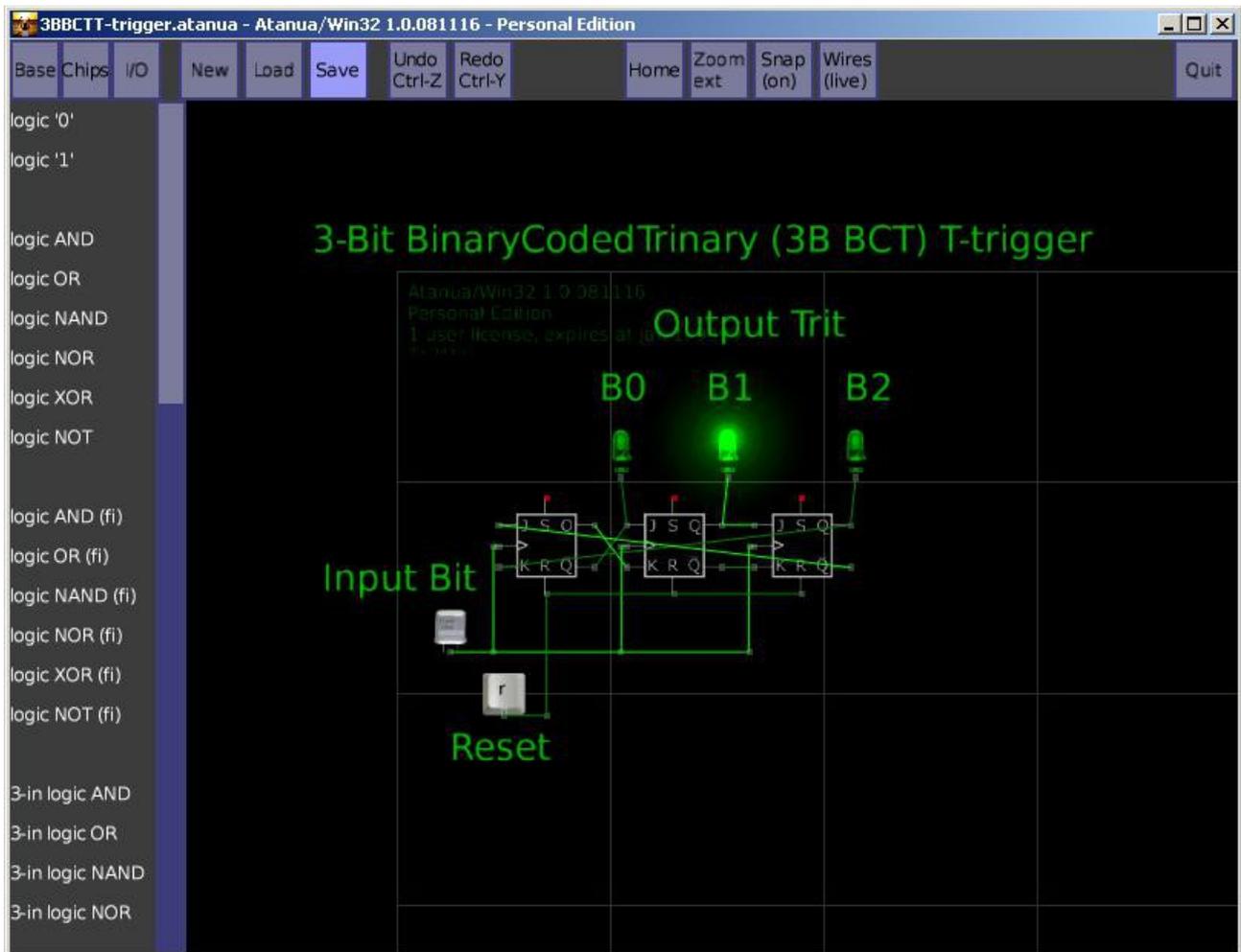


Рис. 1. Снимок модели троичного 3-х битного (3В BCT) счётного триггера (Т-триггера) на кольцевом регистре сдвига на трёх JK-триггерах с двумя инверсиями в кольце в логическом симуляторе Atanua/Win32 1.0.081116 - Personal Edition.

Приложение 1.

Файл с кодом модели в логическом симуляторе Atanua/Win32 1.0.081116 - Personal Edition: <http://andserkul.narod.ru/3BBCTT-trigger.atanua>