

# Троичный трёхбитный счётный триггер с установкой и ведущего и ведомого D-триггеров

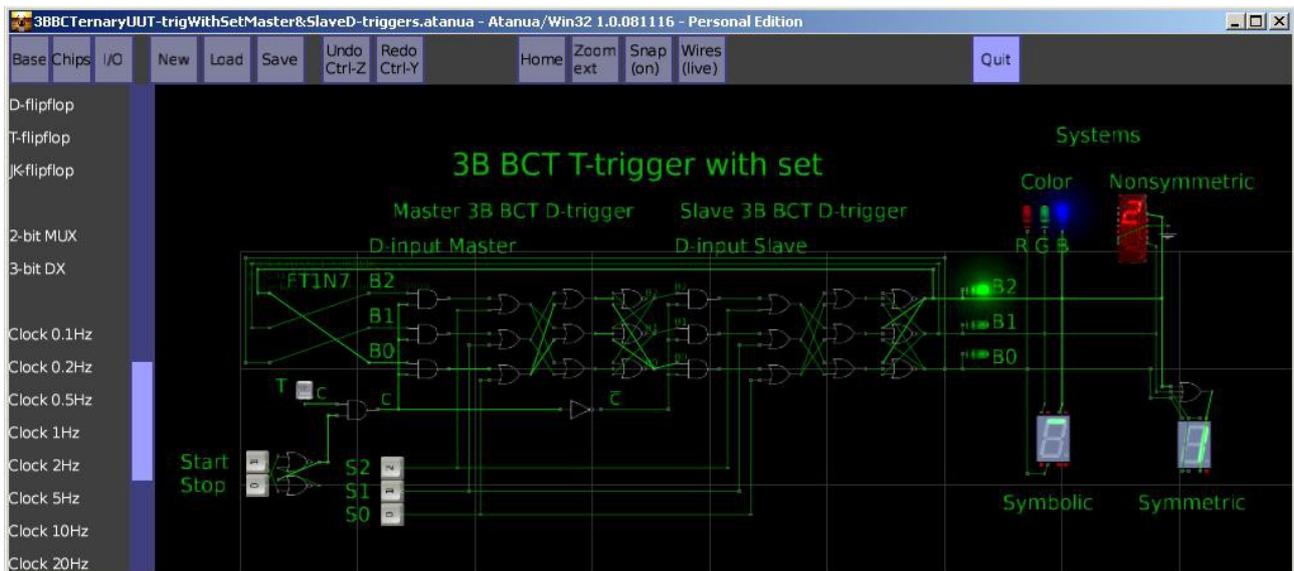


Рис.1. Снимок модели троичного трёхбитного счётного триггера (Т-триггера) с установкой и ведущего и ведомого D-триггеров в симуляторе логических схем Atanua/Win32 1.0.081116 - Personal Edition.

Код модели троичного трёхбитного счётного триггера (Т-триггера) с установочными входами в симуляторе логических схем Atanua/Win32 1.0.081116 - Personal Edition:

<http://andserkul.narod.ru/3BBCternaryUUT-triggerWithSetMasterSlaveD-triggers.atanua>

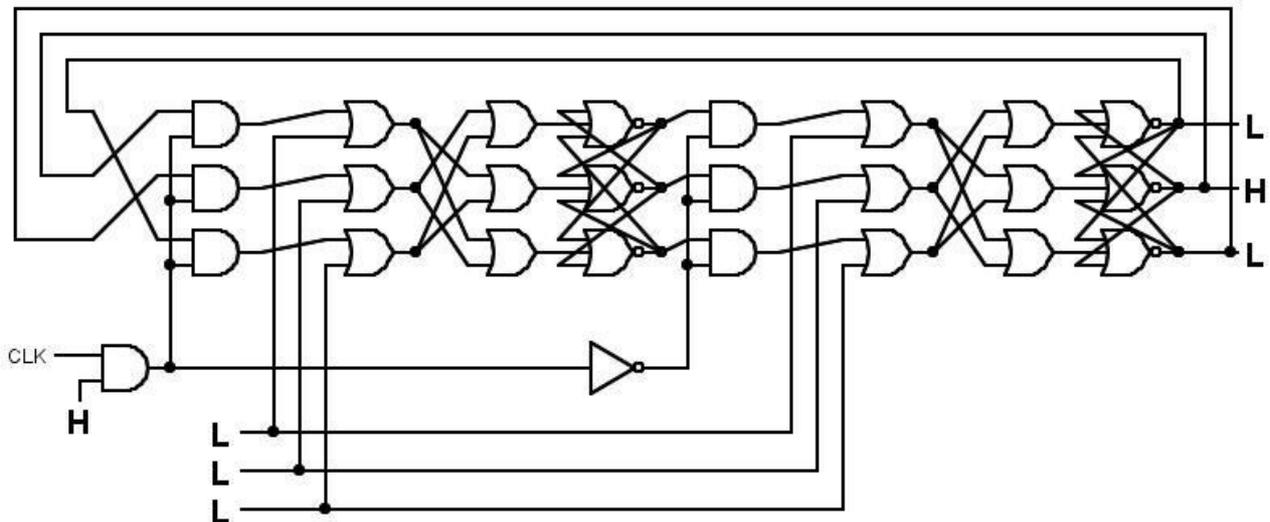


Рис.2. Снимок модели троичного трёхбитного счётного триггера (Т-триггера) с установкой и ведущего и ведомого D-триггеров в симуляторе электронных схем Circuit Simulator v1.6a.

Литература:

1. [Троичные счётные триггеры \(Т-триггеры\). Куликов А.С.](#)
2. [Троичный трёхбитный \(3В ВСТ UU\) счётный триггер без установочных входов. Куликов А.С.](#)
3. [Троичный трёхбитный счётный триггер \(Т-триггер\) с установкой ведущего D-триггера. Куликов А.С.](#)

Андрей Куликов, Россия-Русь, Москва, Царицыно, версия 2019.08.28.