

Четверичные RS1S2S3-триггеры

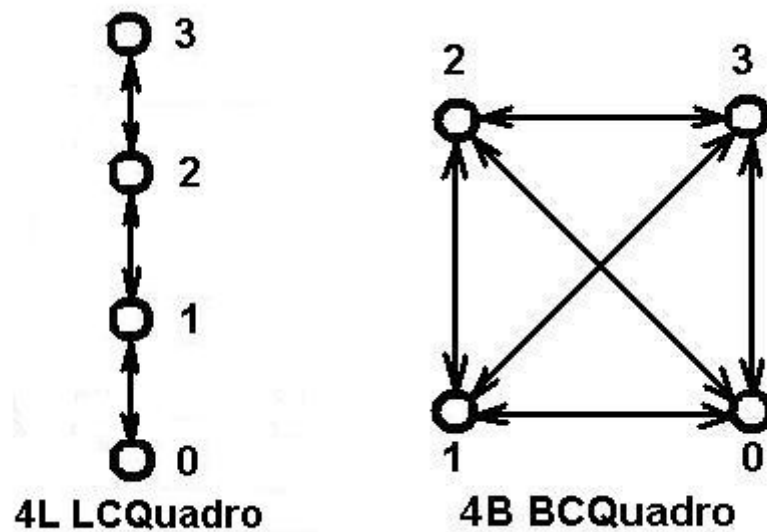


Рис.1. Графы четырёхуровневой (4-Level LevelCodedQuadro, 4L LCQ, «однопроводной») четверичной физической системы и четырёхбитной одноединичной (4-Bit BinaryCodedQuadro UnoUnary, 4B BCQ UU, «четырёхпроводной») четверичной физической системы.

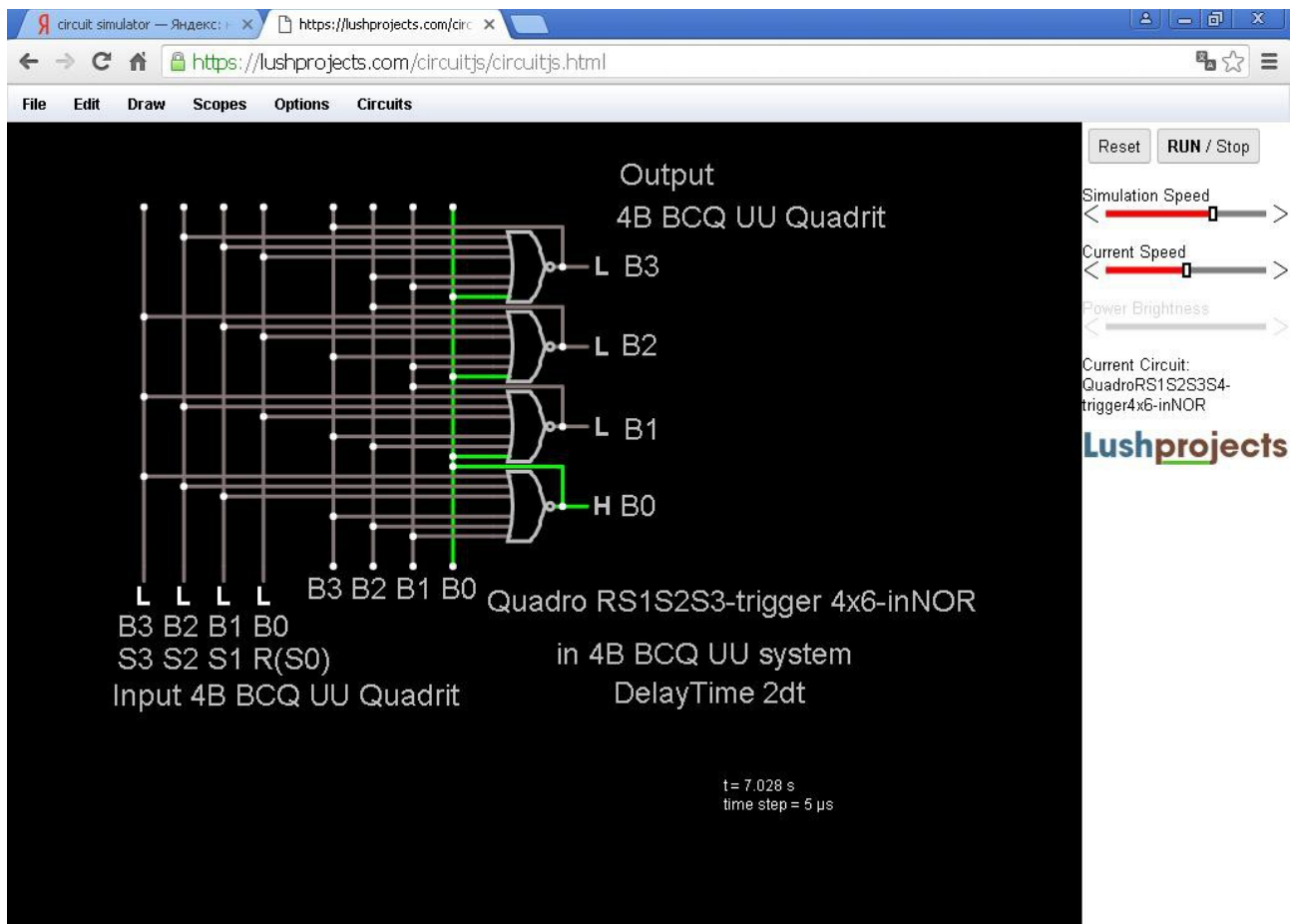


Рис.2. Снимок модели четверичного четырёхбитного одноединичного (4B

BCQuadro UnoUnary) 4S-триггера (RS1S2S3-триггера, четверичного аналога двоичного RS-триггера) 4x6-inNOR в онлайн HTML5-версии симулятора электронных схем Circuit Simulator.

Включить Circuit Simulator с моделью: <http://tinyurl.com/y44vncde>

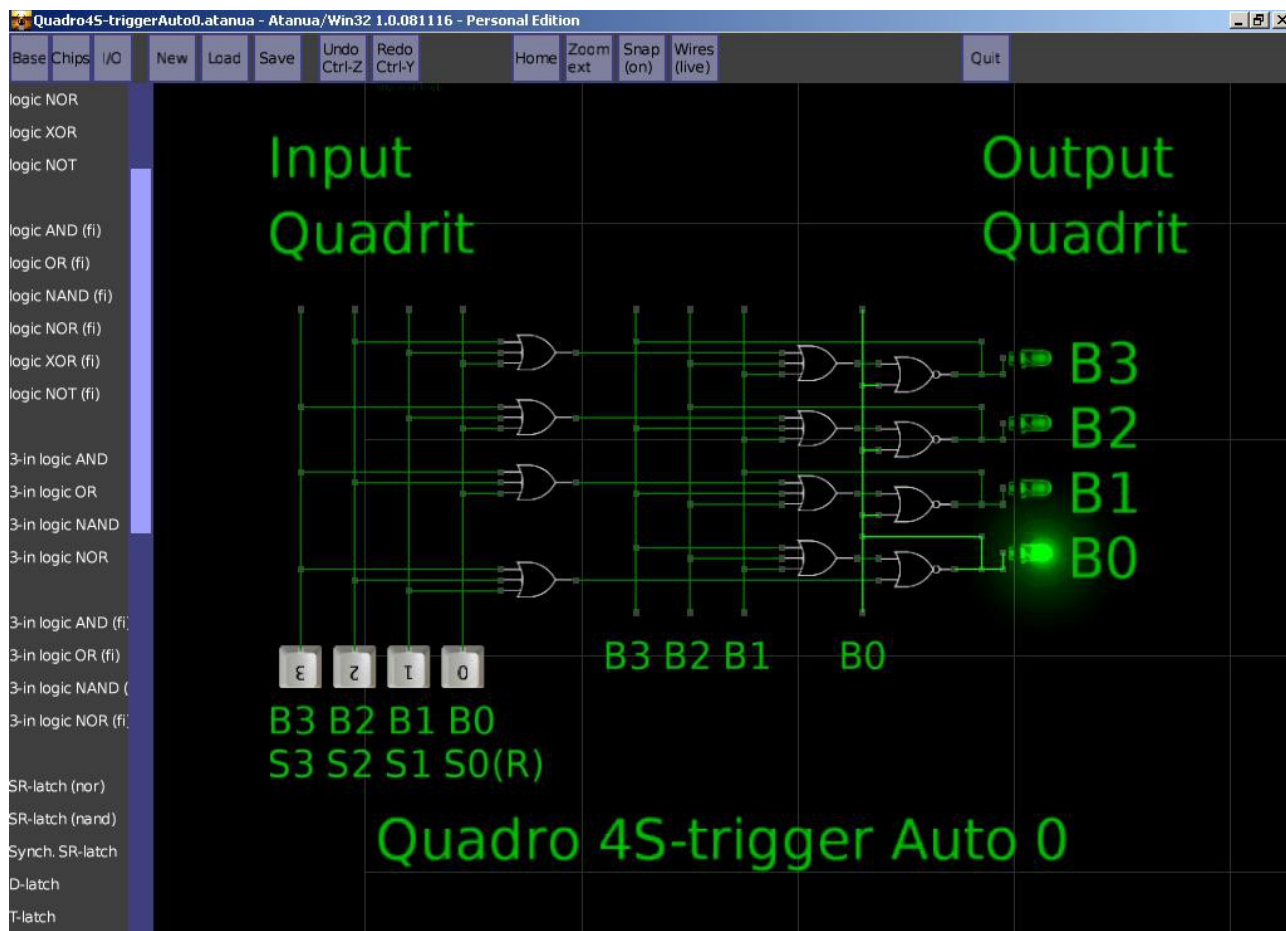


Рис.3. Снимок модели четырехбитного одноединичного (4В BCQ UU) четверичного 4S-триггера (RS1S2S3-триггера, четверичного аналога двоичного RS-триггера) с отдельной схемой управления и с автоматической установкой в 0 при включении в симуляторе логических схем Atanua/Win32 1.0.081116 - Personal Edition.

Код модели:

<http://andserkul.narod.ru/4BBCQuadroRS1S2S3-triggerAuto0.atanua>

Андрей Куликов, Россия-Русь, Москва, Царицыно, версия 2019.09.08.