

Четверичный четырёхбитный одноединичный 4S-триггер с отдельной схемой управления и с самоустановкой в 0 при включении

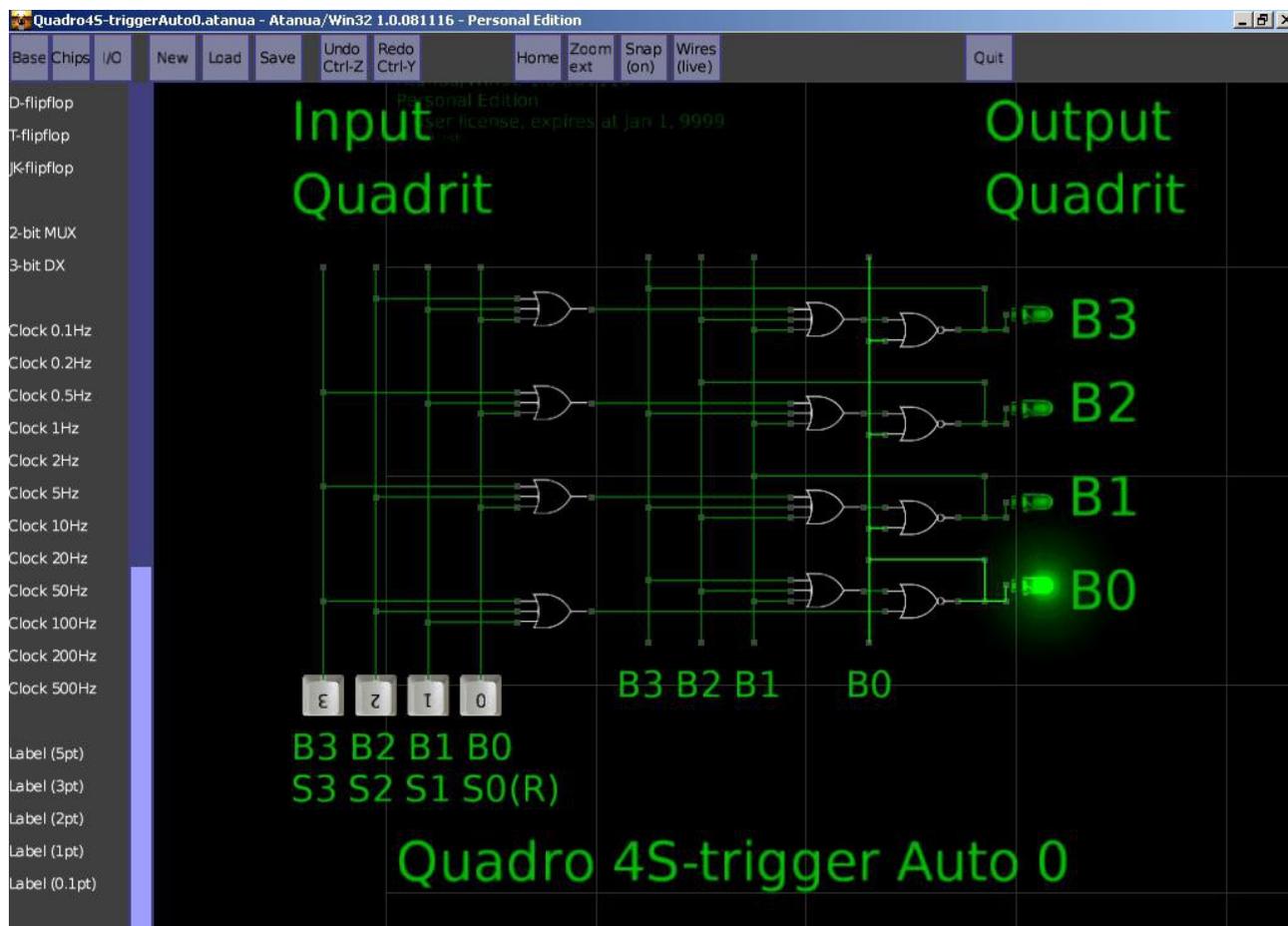


Рис.1. Снимок модели четверичного четырёхбитного одноединичного 4S-триггера (4Set-триггера, S0S1S2S3-триггера, Set0Set1Set2Set3-триггера) с отдельной схемой управления и с самоустановкой в 0 при включении в симуляторе логических схем Atanua/Win32 1.0.081116 - Personal Edition.

Код модели:

<http://andserkul.narod.ru/Quadro4S-triggerAuto0.atanua>

С какой линии поступают сигналы на логические элементы 2ИЛИ-НЕ (2inNOR, NOR2), в такое состояние и устанавливается триггер при включении.

В данном случае сигналы на логические элементы 2ИЛИ-НЕ (2inNOR, NOR2) поступают с линии B0 и триггер при включении самоустанавливается в состояние 0.

Андрей Куликов, Россия-Русь, Москва, Царицыно, версия 2019.09.07.