

Троичный симметричный полусумматор в трёхуровневой («однопроводной») системе троичных логических элементов, +/- 6-ти вольтовый

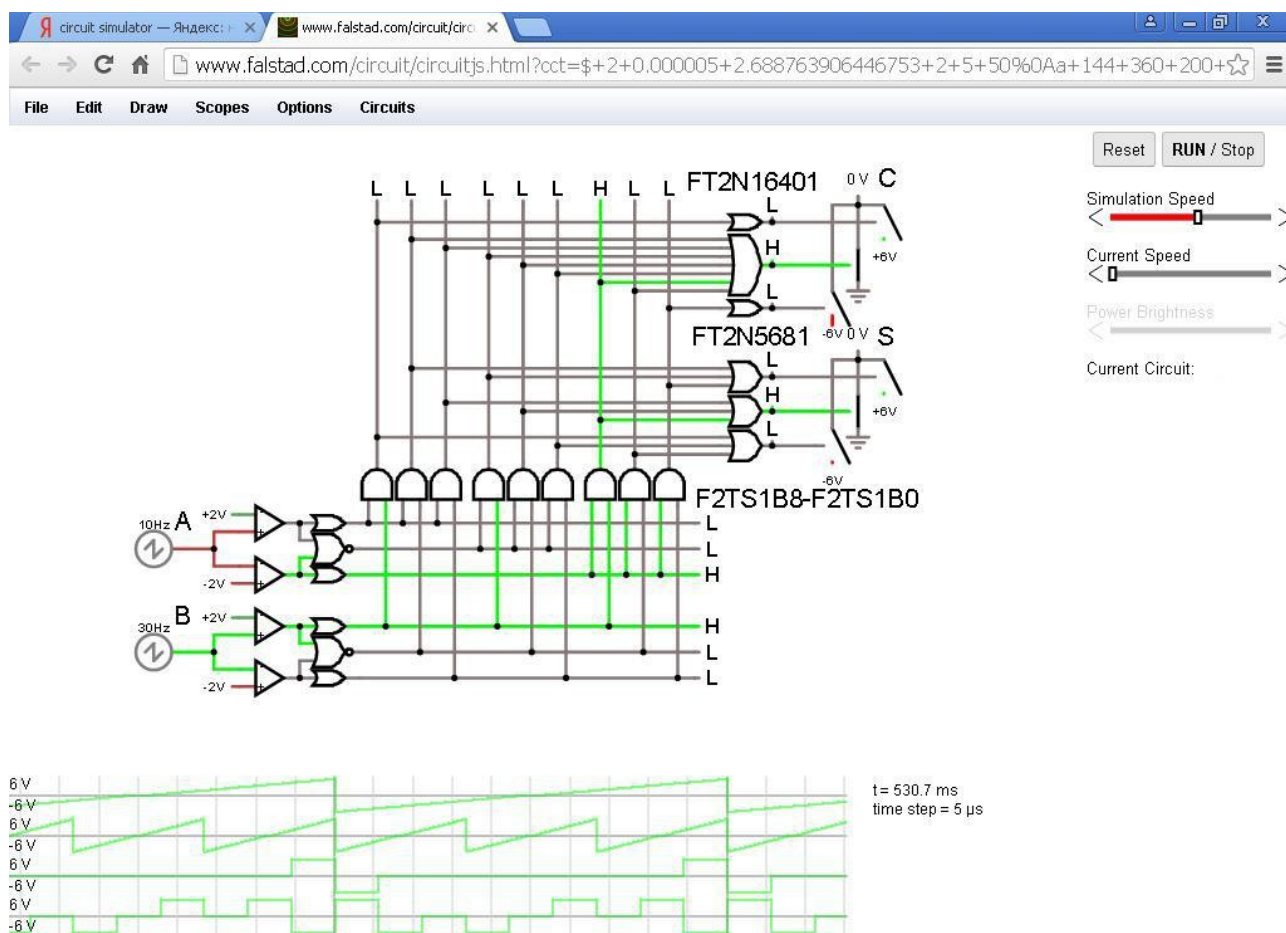


Рис. 1. Снимок модели троичного симметричного полусумматора в трёхуровневой (в «однопроводной») системе троичных логических элементов, +/- 6-ти вольтового, в [онлайн HTML5-версии симулятора электронных схем Circuit Simulator](http://www.falstad.com/circuit/circuitjs.html?cct=$+2+0,000005+2,688763906446753+2+5+50%0Aa+144+360+200+).

Открыть в браузере: [Онлайн HTML5-версию симулятора электронных схем Circuit Simulator с загруженной моделью](http://www.falstad.com/circuit/circuitjs.html?cct=$+2+0,000005+2,688763906446753+2+5+50%0Aa+144+360+200+).

Скачать: [Код модели в онлайн версии симулятора электронных схем Circuit Simulator в виде файла без расширения](#).

Открыть файл для просмотра, копирования или скачивания: [Код модели в онлайн HTML5-версии симулятора электронных схем Circuit Simulator в виде текстового файла с расширением *.txt](#)

Схема представляет собой объединение двух преобразователей из трёхуровневой («однопроводной») троичной системы в трёхбитную («трёхпроводную») троичную систему, двух преобразователей из трёхбитной («трёхпроводной») троичной системы в трёхуровневую («однопроводную») троичную систему и собственно **[троичного полусумматора симметричного в трёхбитной системе троичных логических элементов](#)**.

Литература:

1. [Троичный полусумматор симметричный в трёхбитной системе троичных логических элементов.](#)
2. [Онлайн HTML5-версия симулятора электронных схем "Circuit Simulator" Falstad'a \(USA\).](#)

Куликов А.С., Россия-Русь, Москва, Царицыно, версия от 28.05.2018 г.